

III PERSONNAGES HISTORIQUE ◀



Charles Babbage
1834

Alan Turing



1940



John von Neumann

1945

Grace Hopper



1951



Gordon Moore
1965

COMPOSANTS

CPU et RAM

LES BUS

- données
- @ commandes

CARTE MÈRE

GPU



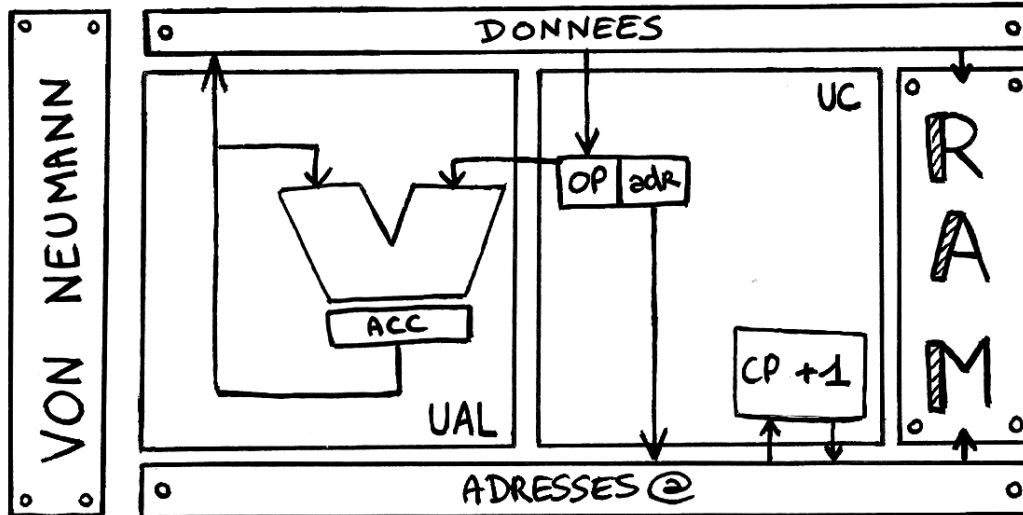
INPUT et OUTPUT

PERIF' INTERNES



CHAPITRE 1

ARCHITECTURE MATÉRIELLE



Langage Niveau

LOAD: $X \rightarrow ACC$
 ADD: $X + ACC \rightarrow ACC$
 MUL: $X * ACC \rightarrow ACC$
 STORE: $ACC \rightarrow X$

JMP adr: [adr] JMP

CMP:
 = $X < Y \rightarrow ACC = -1$
 = $X > Y \rightarrow ACC = 1$
 = $X == Y \rightarrow ACC = 0$

HALT: STOP

ASSEMBLEUR